



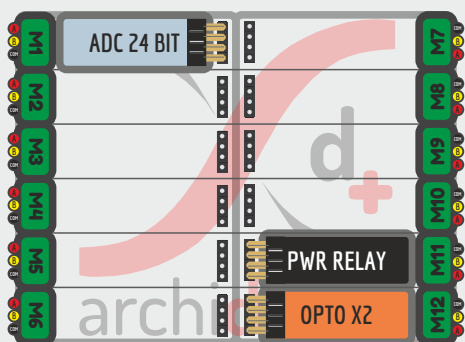
## SnipCard ADC 24 bit

Questa SnipCard è nata per consentire la lettura di valori di tensione 0-5VCC con una risoluzione di 24 bit. Ideale per la lettura di celle di carico, termocoppie, sonde di temperatura PT-1000.

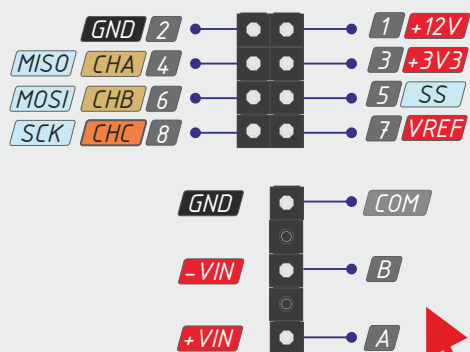
### Caratteristiche tecniche

- Risoluzione: 24 bit
- Stabilità: +/- 300 nanoVolt
- Comunicazione: bus SPI
- Alimentazione: 12VCC (regolatore 5VCC a bordo scheda)
- Voltage reference: interna (0,05% - 2ppm/°C) oppure esterna (prelevabile da VREF della CPU di Archiduino)

Schema di montaggio (slot M1 obbligatorio - canale SPI)



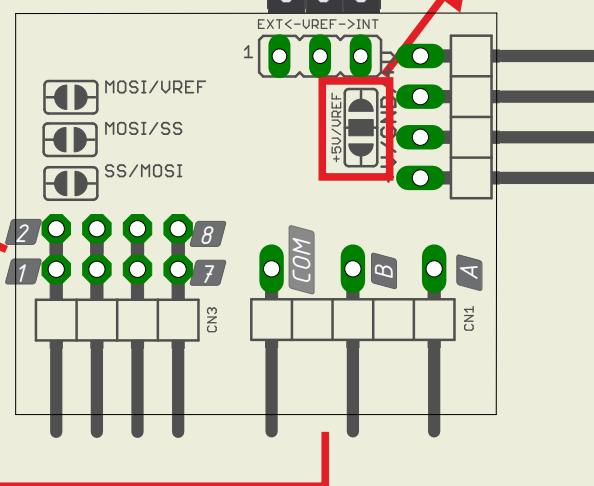
Pinout connettore su scheda base (Modulo M1 -> bus SPI)



Seleziona il tipo di VREF che si vuole inviare alla reference del chip LTC2484 (interna, tramite LT1236A, o esterna, tramite VREF della CPU Archiduino)



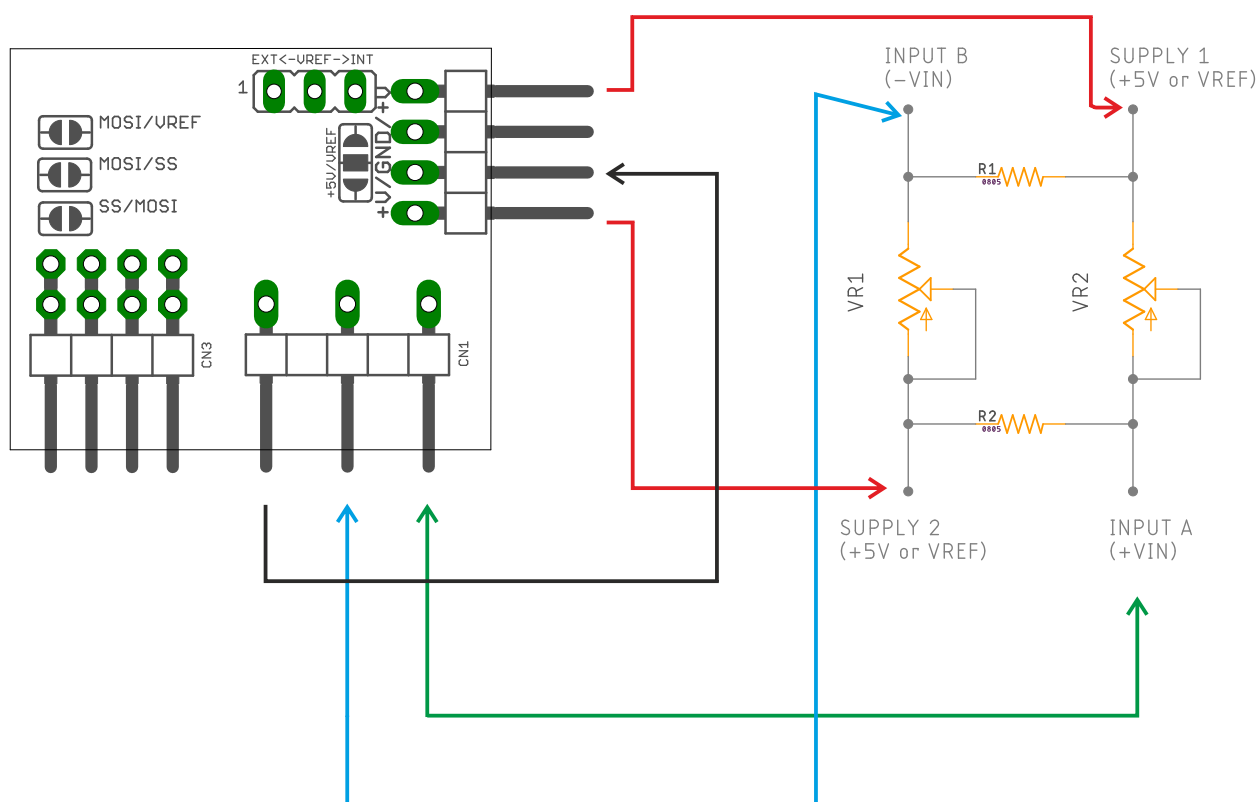
Selezionare se si vuole alimentare la cella tramite VREF o +5V (solder jumper)  
Con VREF la corrente MAX erogabile è 10 mA!!



Connettore per alimentare la cella di carico (selezionare su jumper +5V/VREF se si vuole usare +5V oppure VREF per lo scopo)  
Con VREF la corrente MAX è 10 mA!!

- CEI EN 61000-4-4 EFT/BURST
- CEI EN 61000-4-5 SURGE
- CEI EN 61000-4-2 ESD
- IEC 61000-4-6 CI
- CEI EN 61000-4-3 RI
- CEI EN 55022 RE
- 2002/95/EC RoHS Directive
- EN 61326-1:2013 Class A

## ESEMPIO DI COLLEGAMENTO CON PONTE DI WHEATSTONE



$R1$  e  $R2 = 10K$

$VR1$  e  $VR2 = \text{TRIMMER } 10K$